

ANNEXE

 <p>IMT Atlantique Bretagne-Pays de la Loire École Mines-Télécom</p>	FIP ELP111 Compétence : Mettre en œuvre la méthode de synthèse d'un circuit CMOS à partir d'un problème donné.
---	---

Evaluateur // Date / Élève ou Groupe :

Situation d'évaluation : Reverse engineering du distributeur de boissons chaudes

Critères	-	=	+
Obtenir la table de vérité répondant au problème	1 ligne erronée ou plus	Aucune ligne erronée	
Simplifier les fonctions logiques	Nombre minimal d'opérateurs et de variables non atteints (cf. correction pour la référence) et méthode utilisée incorrecte	Nombre minimal d'opérateurs et de variables partiellement atteint, au plus 1 erreur de regroupement, méthode correcte sinon	Nombre minimal d'opérateurs et de variables atteints grâce à une méthode correcte et sur une table de vérité correcte
Transformer les fonctions simplifiées pour obtenir un nombre minimal de transistors	Méthode utilisée incorrecte, solution incorrecte	Méthode utilisée correcte mais sur des fonctions simplifiées incorrectes	Méthode utilisée correcte sur des fonctions simplifiées correctes
Donner le circuit électrique CMOS de réponse au problème	Erreur(s) dans la traduction des fonctions transformées en circuit CMOS	Circuit correct sur des fonctions transformées incorrectes. Nb minimal de transistors non atteint (cf. correction pour référence)	Circuit correct sur des fonctions transformées correctes. Nb minimal de transistors atteint. (cf. correction pour référence)
Calculer les temps de propagation	Erreur(s) dans le calcul des temps de propagation sur un schéma électrique incorrect.	Méthode de calcul correcte sur un circuit incorrect.	Méthode de calcul correcte sur un circuit correct.
La compétence est validée s'il y a 4 critères au niveau '=' ou '+'. Score = nombre de '+'.			

Observations :